

Az utasítások szerkezete			
prefixum	operációs kód	címzési mód	operandus
0 - 2 byte	1 byte	0 - 1 byte	0 - 4 byte
<b>Prefixum:</b> utasítás ismétlés, explicit szegmens megadás vagy <b>LOCK</b>			
<b>MOV AX, CS:S ; S nem a DS,</b> <b>; hanem a CS regiszterrel címzendő</b>			
<b>Operációs kód:</b> szimbolikus alakját mnemonic-nak nevezzük			
<b>Címzési mód byte:</b> hogyan kell az operandust értelmezni			
<b>Operandus:</b> mivel kell a műveletet elvégezni			
Máté: Assembly programozás	2. előadás	1	

Címzési mód byte							
A legtöbb utasítás kód után szerepel. Szerkezete:							
7	6	5	4	3	2	1	0
Mód		Regiszter			Reg/Mem		
Ha a műveleti kód legalacsonyabb helyértékű bit-je <b>0</b> , akkor <b>byte</b> -os művelet, <b>1</b> , akkor <b>word</b> -ös (szavas) művelet.							
Máté: Assembly programozás	2. előadás	2					

Regiszter		Reg/Mem jelentése, ha Mód =				
	byte	word	00	01	10	11
000	AL	AX	BX + SI + DI	„00” +	„00” +	R e g i s t e r
001	CL	CX				
010	DL	DX	BP + SI + DI	8 bit	16 bit	
011	BL	BX				
100	AH	SP	SI DI	displ.	displ.	
101	CH	BP				
110	DH	SI	16 bit d.	BP+8 bit d.	BP+16 bit d.	
111	BH	DI	BX	„00”+8 bit	„00”+16 bit	
Máté: Assembly programozás	2. előadás	3				

Szimbolikus alakban az operandusok sorrendje, gépi utasítás formájában a gépi utasítás kód mondja meg a regiszter és a memória közti adatátvitel irányát. Pl. az alábbi két utasítás esetén a címzési mód byte megegyezik:							
<b>MOV AX, 122H[SI+BX]</b> ; hexadecimálisan <b>8B 80 0122</b>							
<b>MOV 122H[SI+BX], AX</b> ; hexadecimálisan <b>89 80 0122</b>							
7	6	5	4	3	2	1	0
1	0	0	0	0	0	0	0
Mód		Regiszter			Reg/Mem		
+16 bit d.		AX			SI+BX		
Máté: Assembly programozás	2. előadás	4					

Az általános regiszterek és <b>SI, DI, SP, BP</b> korlátlanul használható, a többi (a szegmens regiszterek, <b>IP</b> és <b>STATUS</b> ) csak speciális utasításokkal. Pl.:
<b>MOV DS, ADAT ; hibás!</b>
<b>MOV AX, ADAT ; helyes!</b>
<b>MOV DS, AX ; helyes!</b>
A „többi” regiszter nem lehet aritmetikai utasítás operandusa, sőt, <b>IP</b> és <b>CS</b> csak vezérlés átadó utasításokkal módosítható, közvetlenül nem is olvasható.
Máté: Assembly programozás
2. előadás
5

<b>; Assembly főprogram, amely adott szöveget ír a képernyőre</b>
<b>;</b>
<b>KOD SEGMENT PARA PUBLIC 'CODE' ; Szegmens kezdet</b>
<b>; KOD: a szegmens neve</b>
<b>; align-type (igazítás típusa): BYTE, WORD, PARA, PAGE</b>
<b>; combine-type: PUBLIC, COMMON, AT &lt;kifejezés&gt;, STACK</b>
<b>; class: 'CODE', 'DATA', ('CONSTANT'), 'STACK', 'MEMORY'</b>
<b>;</b>
<b>ajánlott értelemszerűen</b>
<b>ASSUME CS:KOD, DS:ADAT, SS:VEREM, ES:NOTHING</b>
<b>; feltételezett szegmens regiszter értékek.</b>
<b>; A beállításról ez az utasítás nem gondoskodik!</b>
Máté: Assembly programozás
2. előadás
6

<b>KHIR</b>	<b>PROC</b>	<b>FAR</b>	; A fő eljárás mindig FAR ; FAR: távoli, NEAR: közeli eljárás
; Az operációs rendszer úgy hívja meg a főprogramokat, hogy ; a CS és IP a program végén lévő END utasításban megadott ; címke szegmens és OFFSET címét tartalmazza, SS és SP a ; a STACK kombinációs típusú szegmens végét mutatja, ; a visszatérés szegmens címe DS-ben van, OFFSET-je pedig 0			
<b>PUSH</b>	<b>DS</b>		; DS-ben van a visszatérési cím ; SEGMENT része
<b>XOR</b>	<b>AX, AX</b>		; AX←0, az OFFSET rész = 0
<b>PUSH</b>	<b>AX</b>		; Veremben a (FAR) visszatérési cím
<b>MOV</b>	<b>AX, ADAT</b>		; AX← az ADAT SEGMENT címe
<b>MOV</b>	<b>DS, AX</b>		
; Most már teljesül, amit az ASSUME utasításban írtunk ; Eddig tartott a főprogram előkészületi része			
Máté: Assembly programozás 2. előadás 7			

<b>MOV</b>	<b>SI, OFFSET SZOVEG</b>		; SI←SZÖVEG OFFSET címe
<b>CLD</b>			; a SZÖVEGet növekvő címek ; szerint kell olvasni
<b>CALL</b>	<b>KIIRO</b>		; Eljárás hívás
<b>RET</b>			; Visszatérés az op. rendszerhez ; a veremből visszaolvasott ; szegmens és OFFSET címre
<b>KHIR</b>	<b>ENDP</b>		; A KHIR eljárás vége
Máté: Assembly programozás 2. előadás 8			

<b>KIIRO</b>	<b>PROC</b>		; NEAR eljárás, ; megadása nem kötelező
<b>CIKLUS:</b>	<b>LODSB</b>		; AL←a következő karakter
	<b>CMP</b>	<b>AL, 0</b>	; AL=? 0
	<b>JE</b>	<b>VEGE</b>	; ugrás a VEGE címkéhez, ; ha AL=0
	<b>MOV</b>	<b>AH, 14</b>	; BIOS rutin paraméterezése
	<b>INT</b>	<b>10H</b>	; a 10-es interrupt hívása: ; az AL-ben lévő karaktert kiírja ; a képernyőre
	<b>JMP</b>	<b>CIKLUS</b>	; ugrás a CIKLUS címkéhez, ; a kiírás folytatása
<b>VEGE:</b>	<b>RET</b>		; Visszatérés a hívó programhoz
<b>KIIRO</b>	<b>ENDP</b>		; A KIRO eljárás vége
<b>KOD</b>	<b>ENDS</b>		; A KOD szegmens vége
Máté: Assembly programozás 2. előadás 9			

<b>ADAT</b>	<b>SEGMENT</b>	<b>PARA</b>	<b>PUBLIC</b>	<b>'DATA'</b>
<b>SZOVEG</b>	<b>DB</b>			'Ezt a szöveget kiírja a képernyőre'
	<b>DB</b>	<b>13, 10, 0</b>		; 13: a kocs vissza, ; 10: a soremelés kódja, ; 0: a szöveg vége jel
<b>ADAT</b>	<b>ENDS</b>			; Az ADAT szegmens vége
<b>VEREM</b>	<b>SEGMENT</b>	<b>PARA</b>	<b>STACK</b>	
	<b>DW</b>	<b>100 DUP (?)</b>		; Helyfoglalás 100 db ; inicializálatlan szó számára
<b>VEREM</b>	<b>ENDS</b>			; A VEREM szegmens vége
	<b>END</b>	<b>KHIR</b>		; Modul vége, ; a program kezdőcíme: KHIR
Máté: Assembly programozás 2. előadás 10				

<b>Az I8086/8088 utasítás rendszere</b>	
<b>Jelölések</b>	
←	: értékadás
↔	: felcserélés
<b>op, op1, op2:</b>	tetszőlegesen választható operandus (közvetlen, memória vagy regiszter).
<b>op1 és op2</b>	közül az egyik regiszter kell legyen!
<b>reg:</b>	általános, bázis vagy index regiszter
<b>mem:</b>	memória operandus
<b>ipr:</b>	(8 bites) IP relatív cím
<b>port:</b>	port cím (8 bites eltolás vagy DX)
<b>[op]:</b>	az op által mutatott cím tartalma
Máté: Assembly programozás 2. előadás 11	

<b>Adat mozgó utasítások</b>	
Nem módosítják a flag-eket (kivéve POPF és SAHF)	
<b>MOV</b>	<b>op1, op2</b> ; op1 ← op2 (MOVE)
<b>XCHG</b>	<b>op1, op2</b> ; op1 ↔ op2 (eXCHAnGe), op2 sem ; lehet közvetlen operandus
<b>XLAT</b>	; AL ← [BX+AL] (trans(X)LATe), a ; BX által címzett maximum 256 byte- ; os tartomány AL-edik byte-jának ; tartalma lesz AL új tartalma
<b>LDS</b>	<b>reg, mem</b> ; reg ← mem, mem+1 ; DS ← mem+2, mem+3 (Load DS)
<b>LES</b>	<b>reg, mem</b> ; reg ← mem, mem+1 ; ES ← mem+2, mem+3 (Load ES)
<b>LEA</b>	<b>reg, mem</b> ; reg ← mem effektív (logikai) címe ; (Load Effective Address)
Máté: Assembly programozás 2. előadás 12	

A veremmel (stack-kel) kapcsolatos adat mozgató utasítások:

**PUSH**     **op**   ; **SP**  $\leftarrow$  **SP-2**; **(SS:SP)**  $\leftarrow$  **op**  
**PUSHF**           ; **(PUSH Flags)**  
              ; **SP**  $\leftarrow$  **SP-2**; **(SS:SP)**  $\leftarrow$  **STATUS**  
**POP**       **op**   ; **op**  $\leftarrow$  **(SS:SP)**; **SP**  $\leftarrow$  **SP+2**  
**POPF**           ; **(POP Flags)**  
              ; **STATUS**  $\leftarrow$  **(SS:SP)**; **SP**  $\leftarrow$  **SP+2**

Az Intel 8080-nal való kompatibilitást célozza az alábbi két utasítás:

**SAHF**           ; **STATUS alsó 8 bitje**  $\leftarrow$  **AH**  
**LAHF**           ; **AH**  $\leftarrow$  **STATUS alsó 8 bitje**